UNIVERSITÄT PADERBORN

Die Universität Paderborn ist eine leistungsstarke und international orientierte Campus-Universität. In interdisziplinären Teams gestalten wir zukunftsweisende Forschung, innovative Lehre sowie den aktiven Wissenstransfer in die Gesellschaft. Als wichtige Forschungs- und Kooperationspartnerin prägt die Universität auch regionale Entwicklungsstrategien. Unseren Beschäftigten in Forschung, Lehre, Technik und Verwaltung bieten wir ein lebendiges, familienfreundliches und chancengerechtes Arbeitsumfeld mit kurzen Entscheidungswegen und vielfältigen Möglichkeiten. **Gestalten Sie mit uns die Zukunft!**

In der **Fakultät für Elektrotechnik, Informatik und Mathematik** ist am **Institut für Informatik –** Fachgruppe **Rechnerarchitektur –** zum nächstmöglichen Zeitpunkt eine Stelle als

wissenschaftliche*r Mitarbeiter*in (w/m/d)

(Entgeltgruppe 13 TV-L)

im Umfang von 100 % der regelmäßigen Arbeitszeit zu besetzen. Es handelt sich um eine Qualifizierungsstelle im Sinne des Wissenschaftszeitvertragsgesetzes (WissZeitVG), die zur Förderung eines Promotionsverfahrens dient. Die Stelle ist befristet, abhängig von der bisher erreichten Qualifizierung, jedoch für einen Zeitraum von i. d. R. 3 Jahren, zu besetzen. Eine Verlängerung ist innerhalb der Befristungsgrenzen des WissZeitVG ggf. möglich.

Die Forschungsgruppe unter der Leitung von Prof. Dr.-Ing. Asif Ali Khan arbeitet an der Schnittstelle zwischen neuartigen Rechnerarchitekturen und Compilern und nutzt dabei sowohl herkömmliche als auch neuartige nichtflüchtige Speichertechnologien. Zu den Forschungsgebieten zählen In-Memory- und Near-Memory-Computing sowie die Entwicklung von Modellierungs- und Simulationsframeworks und Kostenmodellen für diese neuartigen Systeme. Die Gruppe interessiert sich insbesondere für das Hardware/Software Co-Design sowie für schichtübergreifende Optimierungen (Cross-Stack-Optimierungen) für Anwendungsbereiche, die maschinelles Lernen umfassen, aber auch darüber hinausgehen.

Aufgabenbereich:

- Wissenschaftliche Forschung im weiteren Bereich neuartiger Rechnerarchitekturen unter Einsatz konventioneller und neuer Technologien
- Veröffentlichung, Präsentation und Verbreitung von Forschungsergebnissen
- Lehrverpflichtung im Umfang von i. d. R. 4 SWS

Einstellungsvoraussetzungen:

- Überdurchschnittlicher wissenschaftlicher Hochschulabschluss (Master oder vergleichbar) in Informatik, Elektrotechnik, Mathematik oder einem verwandten Fachgebiet
- Erfahrung in der Modellierung und Simulation auf Schaltungsebene (z. B. SPICE), idealerweise für „Compute-in-Memory“-Architekturen (CIM) oder unkonventionelle Rechenparadigmen wie probabilistisches Rechnen (p-Bits)
- Kenntnisse über neue Bautechnologien (z. B. nichtflüchtige Speicher) und deren Bauteil- und Schaltungsmodelle
- Erfahrung in den Bereichen Computerarchitektur sowie Modellierungs- und Simulationswerkzeuge (z. B. gem5)

Erwartet wird:

- Eigenständigkeit und eine lösungsorientierte Arbeitsweise
- Bereitschaft zur Zusammenarbeit und zum Arbeiten in einem vielfältigen Umfeld, auch bei Themen, die über Ihr Hauptforschungsgebiet hinausgehen
- Fließende Englischkenntnisse

Wir bieten Ihnen:

- Flexible Arbeitszeitgestaltung sowie die individuelle Möglichkeit zur mobilen Arbeit
- Vielzahl von Gesundheits-, Beratungs- und Präventionsangeboten
- Attraktive Nebenleistungen wie Kinderbetreuungsmöglichkeiten und Sportangebote
- Möglichkeit zur internen und externen Fort- und Weiterbildung
- Zusätzliche Leistungen nach dem Tarifvertrag der Länder (TV-L) wie Jahressonderzahlung und vermögenswirksame Leistungen sowie die Zusatzversorgung der VBL
- Möglichkeit eigene Themen und Forschungsfragen im thematischen Rahmen zu finden und zu untersuchen

Bewerbungen von Frauen sind ausdrücklich erwünscht und werden gem. Landesgleichstellungsgesetz NRW (LGG) bei gleicher Eignung, Befähigung und fachlicher Leistung bevorzugt berücksichtigt, sofern nicht in der Person eines Mitbewerbers liegende Gründe überwiegen. Teilzeitbeschäftigung ist grundsätzlich möglich. Ebenso ist die Bewerbung geeigneter Schwerbehinderter und Gleichgestellter im Sinne des Sozialgesetzbuches Neuntes Buch (SGB IX) erwünscht.

Bewerbungen mit den üblichen Unterlagen werden unter Angabe der **Kennziffer 7443** bis zum **26. November 2026** erbeten an eim-i-gs@uni-paderborn.de.

Informationen zur Verarbeitung Ihrer personenbezogenen Daten finden Sie unter:
www.uni-paderborn.de/zv/personaldatenschutz.

Prof. Dr.-Ing. Asif Ali Khan
Fakultät für Elektrotechnik, Informatik und Mathematik
Universität Paderborn
Warburger Str. 100
33098 Paderborn

HR EXCELLENCE IN RESEARCH

TOTAL E-QUALITY DIVERSITY

Zertifikat seit 2005 audit familiengerechte hochschule